

РОССИЙСКАЯ ФЕДЕРАЦИЯ



ПАТЕНТ

НА ПОЛЕЗНУЮ МОДЕЛЬ

№ 165734

УЧЕБНО-ЛАБОРАТОРНЫЙ СТЕНД ДЛЯ ИСПЫТАНИЙ ЭЛЕКТРОПРИВОДОВ С ИСПОЛЬЗОВАНИЕМ СИСТЕМЫ- НА-ЧИПЕ (SoC) "Beta"

Патентообладатель(ли): *Федеральное государственное бюджетное образовательное учреждение высшего образования "Государственный морской университет имени адмирала Ф.Ф. Ушакова" (RU)*

Автор(ы): *см. на обороте*


Заявка № 2016113247

Приоритет полезной модели 06 апреля 2016 г.

Зарегистрировано в Государственном реестре полезных моделей Российской Федерации 13 октября 2016 г.

Срок действия патента истекает 06 апреля 2026 г.

Руководитель Федеральной службы
по интеллектуальной собственности

 Г.П. Ивлиев



РОССИЙСКАЯ ФЕДЕРАЦИЯ



(19)

RU

(11)

165 734

(13)

U1

(51) МПК

G09B 23/18 (2006.01)

ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ
(12) **ФОРМУЛА ПОЛЕЗНОЙ МОДЕЛИ**

Статус: нет данных

(21)(22) Заявка: **2016113247/28**, 06.04.2016

(24) Дата начала отсчета срока действия патента:
06.04.2016

Приоритет(ы):

(22) Дата подачи заявки: **06.04.2016**

(45) Опубликовано: **10.11.2016** Бюл. № **31**

Адрес для переписки:

**353918, Краснодарский край, г.
Новороссийск, пр. Ленина, 93, ГМУ имени
адмирала Ф.Ф. Ушакова, НТО, Дунец Лариса
Георгиевна**

(72) Автор(ы):

**Крюченко Николай Николаевич (RU),
Крюченко Дмитрий Николаевич (RU),
Мельник Артем Олегович (RU)**

(73) Патентообладатель(и):

**Федеральное государственное бюджетное
образовательное учреждение высшего
образования "Государственный морской
университет имени адмирала Ф.Ф.
Ушакова" (RU)**

(54) **УЧЕБНО-ЛАБОРАТОРНЫЙ СТЕНД ДЛЯ ИСПЫТАНИЙ ЭЛЕКТРОПРИВОДОВ С
ИСПОЛЬЗОВАНИЕМ СИСТЕМЫ-НА-ЧИПЕ (SoC) "Beta"**

Формула полезной модели

1. Учебно-лабораторный стенд для испытаний электроприводов с использованием системы-на-чипе (SoC) «Beta», содержащий последовательно соединенные входами и выходами цифровой преобразователь интерфейсов, блок питания, электродвигатели постоянного и переменного тока, отличающийся тем, что снабжен тремя одноплатными компьютерами, главным блоком контроля и управления исполнительными механизмами, блоком реле, широтно-импульсным преобразователем, блоком снятия характеристик, символьными экранами LCD, сенсорным жидкокристаллическим монитором, световой и звуковой сигнализацией,

управляющим интерфейсом, органами управления, четырьмя попарно механически соединенными между собой посредством полумуфт двигателями, имеющими средства для снятия параметров, из которых три постоянного тока со смешанным возбуждением, один асинхронный двигатель переменного тока с фазным ротором, служащими для создания нагрузки на валах исследуемых двигателей.

2. Стенд по п. 1, отличающийся тем, что он выполнен на шести микроконтроллерах, на трех из которых имеются двадцать два входных аналоговых канала и двадцать четыре выходных цифровых канала, а на других трех микроконтроллерах имеются двадцать два цифровых входных канала и пятьдесят девять цифровых выходных каналов.

